This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problems Mailbox.

THIS PAGE BLANK (USPTO)

	A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H01L21/02, H01L21/68, H05B3/20			
According t	According to International Patent Classification (IPC) or to both national classification and IPC			
	S SEARCHED			
Minimum d Int	ocumentation searched (classification system followers). Cl ⁷ H01L21/02, H01L21/68, H05	d by classification symbols) B3/20		
Jits Koka	tion searched other than minimum documentation to the suyo Shinan Koho 1922-1996 at Jitsuyo Shinan Koho 1971-2001	Toroku Jitsuyo Shinan K Jitsuyo Shinan Toroku K	Koho 1994-2001 Koho 1996-2001	
	lata base consulted during the international search (nar	ne of data base and, where practicable, sea	irch terms used)	
	MENTS CONSIDERED TO BE RELEVANT		Γ	
Category*	Citation of document, with indication, where a		Relevant to claim No.	
Y	JP 9-40481 A (Shin-Etsu Chemic 10 February, 1997 (10.02.97), Full text; Fig. 1 (Family: no		1-3	
Y	JP 40-701 B (Dai 1 Reesu K.K.), 11 January, 1965 (11.01.65), Full text; Figs. 1 to 2 (Family: none)		1-3	
A	A JP 8-315968 A (Matsushita Electric Ind. Co., Ltd.), 29 November, 1996 (29.11.96), Full text; Figs. 1 to 6 (Family: none)		1-3	
A	A JP 5-258843 A (Toshiba Lighting & Technology Corporation), 08 October, 1993 (08.10.93), Full text; Figs. 1 to 7 (Family: none)		1-3	
	documents are listed in the continuation of Box C.	See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search		later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family		
24 0	ctober, 2001 (24.10.01)	Date of mailing of the international searce 06 November, 2001 (0		
Name and ma Japan	ailing address of the ISA/ nese Patent Office	Authorized officer		
Facsimile No		Telephone No.		

THIS PAGE BLANK (USPTO)



PCT

NOTIFICATION CONCERNING SUBMISSION OR TRANSMITTAL OF PRIORITY DOCUMENT

(PCT Administrative Instructions, Section 411)

From the INTERNATIONAL BUREAU

To:

YASUTOMI, Yasuo Chuo BLDG. 4-20, Nishinakajima 5-chome,

Yodogawa-ku

Osaka-shi, Osaka 532-0011

JAPON



Date of mailing (day/month/year) and the state of the sta	demonstrate to a said the said of the said
Applicant's or agent's file reference	IMPORTANT NOTIFICATION
International application No. PCT/JP01/06288	International filing date (day/month/year) 19 July 2001 (19.07.01)
International publication date (day/month/year) Not yet published	Priority date (day/month/year) 19 July 2000 (19.07.00)

IBIDEN CO., LTD. et al

- 1. The applicant is hereby notified of the date of receipt (except where the letters "NR" appear in the right-hand column) by the International Bureau of the priority document(s) relating to the earlier application(s) indicated below. Unless otherwise indicated by an asterisk appearing next to a date of receipt, or by the letters "NR", in the right-hand column, the priority document concerned was submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b).
- 2. This updates and replaces any previously issued notification concerning submission or transmittal of priority documents.
- 3. An asterisk(*) appearing next to a date of receipt, in the right-hand column, denotes a priority document submitted or transmitted to the International Bureau but not in compliance with Rule 17.1(a) or (b). In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.
- 4. The letters "NR" appearing in the right-hand column denote a priority document which was not received by the International Bureau or which the applicant did not request the receiving Office to prepare and transmit to the International Bureau, as provided by Rule 17.1(a) or (b), respectively. In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.

Priority date	Priority application No.	Country or regional Office or PCT receiving Office	Date of receipt of priority document
19 July 2000 (19.07.00)	2000-219671	JÞ	12 Octo 2001 (12.10.01)
13 Sept 2000 (13.09.00)	2000-278772	JÞ	12 Octo 2001 (12.10.01)

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer

Somsak THIPHRAKESONÉ 4

Telephone No. (41-22) 338.83.38

Facsimile No. (41-22) 740.14,35

THIS PAGE BLANK (USPTO)



国際調査報告

(法8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

出願人又は代理人 今後の手続きについては、国際調査報告の送付通知様式(PCT/ISA/2 及び下記5を参照すること。		
国際出願番号 PCT/JP01/06288	国際出願日 (日.月.年) 19.07.01	優先日 (日.月.年) 19.07.00
出願人(氏名又は名称) イビデン株式	大会社	

出願人(氏名又は名称) イビデン株式会社
国際調査機関が作成したこの国際調査報告を法施行規則第41条(PCT18条)の規定に従い出願人に送付する。 この写しは国際事務局にも送付される。
この国際調査報告は、全部で3ページである。
□ この調査報告に引用された先行技術文献の写しも添付されている。
1. 国際調査報告の基礎 a. 言語は、下記に示す場合を除くほか、この国際出願がされたものに基づき国際調査を行った。 □ この国際調査機関に提出された国際出願の翻訳文に基づき国際調査を行った。
b. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際調査を行った。 □ この国際出願に含まれる書面による配列表
□ この国際出願と共に提出されたフレキシブルディスクによる配列表
出願後に、この国際調査機関に提出された書面による配列表
□ 出願後に、この国際調査機関に提出されたフレキシブルディスクによる配列表
□ 出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述
書の提出があった。
□ 書面による配列表に記載した配列とフレキシブルディスクによる配列表に記録した配列が同一である旨の陳述 書の提出があった。
2. 請求の範囲の一部の調査ができない(第1欄参照)。
3. □ 発明の単一性が欠如している(第Ⅱ欄参照)。
4. 発明の名称は 区 出願人が提出したものを承認する。
□ 次に示すように国際調査機関が作成した。
5. 要約は 🗓 出願人が提出したものを承認する。
開Ⅲ欄に示されているように、法施行規則第47条(PCT規則38.2(b))の規定により 国際調査機関が作成した。出願人は、この国際調査報告の発送の日から1カ月以内にこ の国際調査機関に意見を提出することができる。
6. 要約審とともに公表される図は、 第5 図とする。
区 出願人は図を示さなかった。
□ 本図は発明の特徴を一層よく表している。

THIS PAGE BLANK (USPTO)

A. 発明の属する分野の分類(国際特許分類(IPC))

Int. C17

H01L21/02, H01L21/68, H05B3/20

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl⁷ H01L21/02, H01L21/68, H05B3/20

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2001年

日本国登録実用新案公報

1994-2001年

日本国実用新案登録公報

1996-2001年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C. 関連する	C. 関連すると認められる文献		
引用文献の		関連する	
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	請求の範囲の番号	
Y	JP 9-40481 A (信越化学工業株式会社) 10.2月.1997 (10.02.97) 全文,図1 (ファミリーなし)	1-3	
Y .	JP 40-701 B (第1レース株式会社) 11.1月.1965 (11.01.65) 全文,図1-2 (ファミリーなし)	1-3	

X C欄の続きにも文献が列挙されている。

│ │ パテントファミリーに関する別紙を参照。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献・
- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

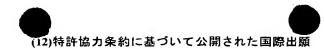
国際調査を完了した日 24.10.01	国際調査報告の発送日 05.11.01
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP)	特許庁審査官(権限のある職員) 小野田 誠 4M 8427
郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	電話番号 03-3581-1101 内線 3462

THIS PAGE BLANK (USPTO)

4	
国際調査	
四外州百	

C(続き).	関連すると認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 8-315968 A (松下電器産業株式会社) 29.11月.1996 (29.11.96) 全文,図1-6 (ファミリーなし)	1-3 1
A	JP 5-258843 A (東芝ライテック株式会社) 8.10月.1993 (08.10.93) 全文,図1-7 (ファミリーなし)	1-3
		·
·		

THIS PAGE BLANK (USPTO)



(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2002年1月24日(24.01.2002)

PCT

(10) 国際公開番号 WO 02/07196 A1

(51) 国際特許分類7:

H01L 21/02, 21/68, H05B 3/20

PCT/JP01/06288

(21) 国際出願番号:

(22) 国際出願日:

2001年7月19日(19.07.2001)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2000-219671

特願2000-278772

2000年7月19日(19.07.2000) 2000年9月13日(13.09.2000)

(71) 出願人 (米国を除く全ての指定国について): イビデ ン株式会社 (IBIDEN CO., LTD.) [JP/JP]; 〒503-0917 岐阜県大垣市神田町2丁目1番地 Gifu (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 伊藤 淳 (ITO, Atsushi) [JP/JP]. 苅谷 悟 (KARIYA, Satoru) [JP/JP]; 〒501-0695 岐阜県揖斐郡揖斐川町北方1-1 イビデン 株式会社内 Gifu (JP).

(74) 代理人: 安富康男,外(YASUTOMI, Yasuo et al.); 〒 532-0011 大阪府大阪市淀川区西中島5丁目4番20号中 央ビル Osaka (JP).

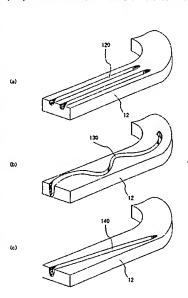
(81) 指定国 (国内): US.

(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

[続葉有]

(54) Title: SEMICONDUCTOR MANUFACTURING/TESTING CERAMIC HEATER

(54) 発明の名称: 半導体製造・検査装置用セラミックヒータ



(57) Abstract: A semiconductor manufacturing/testing ceramic heater which has a resistance heating element almost free from variations in resistance and a heating surface excellent in temperature uniformity, the resistance heating element being formed on a ceramic substrate, characterized in that grooves are formed in the resistance heating element in a current running direction thereof.

(57) 要約:

本発明の目的は、抵抗発熱体に抵抗値のばらつきがほとんどなく、加熱面の温 度均一性に優れた半導体製造・検査装置用セラミックヒータを提供することにあ り、本発明は、セラミック基板上に抵抗発熱体を形成した半導体製造・検査装置 用セラミックヒータであって、抵抗発熱体の電流が流れる方向に沿って溝が形成 されてなることを特徴とする。

WO 02/07196 A

WO 02/07196 A1



添付公開書類:
- 国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

明細書

半導体製造・検査装置用セラミックヒータ

技術分野

本発明は、主に、半導体の製造や検査のために用いられる半導体製造・検査装 5 置用セラミックヒータ(ホットプレート)に関する。

背景技術

10

15

従来、エッチング装置や化学的気相成長装置等を含む半導体製造・検査装置等 として、ステンレス鋼やアルミニウム合金などの金属製基材を用いたヒータやウ エハプローバ等が用いられてきた。

しかし、金属製のヒータは、ヒータ板が厚いため、ヒータの重量が重く、嵩張 る等の問題があり、さらに、これらに起因して昇温降温特性にも問題があった。

そこで、特開平11-40330号公報等には、基板として、熱伝導率が高く、 強度も大きい窒化物セラミックや炭化物セラミックを使用し、これらのセラミッ クからなる板状体(セラミック基板)の表面に、金属粒子を焼結して形成した抵 抗発熱体を設けてなる半導体製造・検査装置用セラミックヒータが開示されてい る。

このような半導体製造・検査装置用セラミックヒータを製造する際に抵抗発熱体を形成する方法としては、以下のような方法が挙げられる。

20 まず初めに、所定形状のセラミック基板を製造するが、この後、塗布法で抵抗 発熱体を形成する場合、続いて、このセラミック基板の表面に、スクリーン印刷 等の方法を用いて発熱体パターンの導体ペースト層を形成し、加熱、焼成を行っ て、抵抗発熱体を形成していた。

また、スパッタリング等の物理的蒸着法やめっき法を用いて抵抗発熱体を形成 する場合には、セラミック基板の所定領域に、これらの方法により金属層を形成 しておき、その後、発熱体パターンの部分を覆うようにエッチングレジストを形 成した後、エッチング処理を施すことにより、所定パターンの抵抗発熱体を形成 していた。

また、初めに、発熱体パターン以外の部分を樹脂等を被覆しておき、この後、

上記処理を施すことにより、一度の処理でセラミック基板の表面に所定パターンの抵抗発熱体を形成することもできる。

発明の要約

5 しかしながら、スパッタリングやめっき等の方法では、精密なパターンを形成 することができるものの、所定パターンの抵抗発熱体を形成するために、セラミ ック基板表面にフォトリングラフィーの手法を用いてエッチングレジストやめっ きレジスト等を形成する必要があるため、製造コストが高くつくという問題があ った。

10 一方、導体ペーストを用いる方法では、上記したように、スクリーン印刷等の 手法を用いることにより、比較的低コストで抵抗発熱体を形成することができる ものの、精密なパターンを作製しようとすると、印刷時のわずかなミスで短絡等 が発生してしまい、精密なパターンの抵抗発熱体を形成するのが難しいという問 題があった。また、印刷の厚さがばらついて抵抗値にもばらつきが発生してしま うという問題を抱えていた。

そこで、本発明者らは、このような抵抗発熱体の抵抗値のばらつきを抑制する ために、トリミングを行って抵抗値を調整することを想起するに至った。

さらに、トリミングの形状についても研究し、好適なトリミング形状について も新たな知見を得、本発明を完成するに至った。

20 すなわち、本発明は、セラミック基板上に抵抗発熱体を形成した半導体製造・ 検査装置用セラミックヒータであって、抵抗発熱体の電流が流れる方向に沿って 溝が形成されてなることを特徴とする半導体製造・検査装置用セラミックヒータ である。

図5 (a) に示すように、トリミングによる溝120が抵抗発熱体12の電流 25 が流れる方向に沿って概ね平行に形成されていると、局部的に抵抗値が大きくな ってしまうことがない。

図6に示すように、抵抗発熱体22の電流が流れる方向に対して垂直にトリミングがなされ、切り込み22aが形成されている場合、抵抗発熱体22のAの部分の抵抗値が極端に高くなり、図7に示すように、発熱で抵抗発熱体22が溶融

してしまう。しかしながら、本発明では、このような極端な発熱が生じず、抵抗 発熱体の過熱による破損等が発生することはない。さらに、極端な抵抗値の上昇 がなく、抵抗値のばらつきを5%以下と極めて小さくすることが可能である。

なお、電流の伝搬方向と溝の形成方向は、数学的に平行である必要はなく、図5(b)に示すように、溝130が曲線を描くように形成されていてもよく、図5(c)に示すように、溝140が電流の伝搬方向に対して斜線を描くように形成されていてもよい。要するに、溝の方向が電流の伝搬方向に対して平行か、または、電流の伝搬方向と溝の形成方向とのなす角が鋭角であればよい。

また、このように抵抗発熱体の抵抗値のばらつきを小さくすることができるため、抵抗発熱体を複数回路に分割して制御する場合でも、分割数を減らすことができ、制御しやすくすることができる。抵抗値のばらつきが大きい場合は、細かく回路を分割して、各回路(チャンネル)毎に投入電力量を変えて温度制御する必要があるが、本発明では抵抗値のばらつきがほとんどないため、細かい分割が不要となり、制御しやすくなるのである。さらに、昇温の過渡時の加熱面の温度を均一にすることが可能となる。

また、レーザでトリミングする場合に、抵抗発熱体の電流が流れる方向に対して垂直にトリミングを行うと、セラミック基板表面にレーザを照射することになり、セラミック基板が変色して外観不良やセラミックの強度低下を招いてしまう。

しかしながら、本発明のように、抵抗発熱体の電流が流れる方向に沿って概ね 20 平行に溝を形成しておくと、変色部分が隠れるだけでなく、余分な熱エネルギー がセラミック基板に伝わらないため、強度低下を防止することができる。

上記トリミングによる溝は、抵抗発熱体厚さの20%以上の深さを持つことが望ましく、50%以上の深さを持つことがより望ましい。20%未満の深さでは、抵抗値の変化がほとんどないからである。

25 また、抵抗発熱体の幅は、0.5 mm以上が望ましい。0.5 mm未満では、 抵抗発熱体が細すぎるため、抵抗発熱体の電流が流れる方向に沿って概ね平行に トリミングすることが困難だからである。

・ 本発明では、セラミック基板の上に抵抗発熱体を金属または金属と酸化物とを 含む導体ペーストで形成するため、特にレーザ光でトリミングしやすい。金属は レーザで蒸発除去されるが、セラミックは除去されにくいからである。従って、 半導体ウエハやプリント配線板上のレーザトリミングとは全く異なり、レーザ光 出力を加減しなくてすみ、除去残渣がなく、精度よいトリミングを実現すること ができる。さらに、セラミック基板であるため、上記トリミングに起因して反っ たり、著しく強度が低下することもない。

以下、本発明を実施形態に則して説明する。

図面の簡単な説明

図1は、本発明の半導体製造・検査装置用セラミックヒータの一例を模式的に10 示す底面図である。

図2は、図1に示したセラミック基板の部分拡大断面図である。

図3は、本発明の半導体製造・検査装置用セラミックヒータを製造する際に用いるレーザトリミング装置の概要を示すブロック図である。

図4は、図3に示したレーザトリミング装置を構成するテーブルを模式的に示 15 す斜視図である。

図5において、(a)~(c)は、電流が流れる方向に沿って概ね平行にトリミングによる溝が形成された抵抗発熱体を模式的に示す斜視図である。

図6は、電流が流れる方向と垂直にトリミングによる溝が形成された抵抗発熱体を模式的に示す斜視図である。

20 図7は、溶融した抵抗発熱体を示す写真である。

図8は、抵抗値を測定するために抵抗発熱体を複数の領域に分割する様子を示す斜視図である。

図9は、抵抗発熱体の断面の形状(位置と高さ)を示すグラフである。

図10において、(a)~(d)は、本発明の抵抗発熱体を製造する際の各工 25 程を示す断面図である。

符号の説明

- 11 セラミック基板
- 11a 加熱面

- 11b 底面
- 12(12a~12g) 抵抗発熱体
- 12m 導体層
- 13 テーブル
- 5 13a 嵌合用突起部
 - 13b 固定用突起部
 - 14 レーザ照射装置
 - 15 ガルバノミラー
 - 16 モータ
- 10 17 制御部
 - 18 記憶部
 - 19 演算部
 - 20 入力部
 - 21 カメラ
- 15 22 レーザ光
 - 30 セラミックヒータ
 - 33 外部端子
 - 34 有底孔
 - 3 5. 貫通孔
- 20 36 リフターピン
 - 39 シリコンウエハ

発明の詳細な開示

本発明の半導体製造・検査装置用セラミックヒータは、セラミック基板上に抵 25 抗発熱体を形成した半導体製造・検査装置用セラミックヒータであって、抵抗発 熱体に電流が流れる方向に沿って溝が形成されてなることを特徴とする半導体製 造・検査装置用セラミックヒータである。

なお、以下の記載では、半導体製造・検査装置用セラミックヒータのことを、 単にセラミックヒータともいうこととする。

25

このセラミックヒータは、発熱体形成面の反対側面が加熱面となっており、抵抗発熱体にトリミングによる溝が形成され、抵抗発熱体全体の抵抗値が調整され、 その結果、加熱面の温度分布が均一になるように構成されている。

上記トリミングは、レーザ光の照射、サンドブラストを用いた研磨処理、ベル トサンダーを用いた研磨処理等により行うことができる。

レーザ光としては、例えば、YAGレーザ、エキシマレーザ (KrF)、炭酸 ガスレーザなどを使用することができる。

上記トリミングは、抵抗発熱体の表面に形成されている。抵抗発熱体の側面にトリミングが形成されると、抵抗が局所的に高くなる部分が生じて、発熱で溶融してしまうからである。図5(a)~(c)は、抵抗発熱体の表面を電流の流れる方向に沿って概ね平行にトリミングした場合の抵抗発熱体12を模式的に示す斜視図である。トリミングにより形成する溝120、130、140は、図5に示したような直線状または曲線状であるが、この直線状の溝や曲線状の溝は、複数形成されていてもよい。

15 さらに、抵抗発熱体が円弧を描く形状で形成されている場合には、円形の抵抗 発熱体の内周側をトリミングした方が、抵抗値を大きく変えることができる。これは、電流が内周ほど流れやすいためである。

上記溝は、抵抗発熱体の厚さの20%以上の深さを持つことがのぞましい。抵 抗値を変えることができるからである。

20 溝の深さが20%未満では、抵抗値がほとんど変わらない。

上記抵抗発熱体の抵抗値のばらつきに関し、平均抵抗値に対する抵抗値のばらつきは5%以下が望ましく、1%がより望ましい。このようにばらつきを小さくすることにより、抵抗発熱体を複数回路に分割して制御する場合でも、分割数を減らすことができ制御しやすくすることができる。さらに、昇温の過渡時の加熱面の温度を均一にすることが可能となる。

さらに、抵抗発熱体の抵抗値のばらつきは、抵抗発熱体を印刷する際に、その厚さや幅等を均一化することにより25%以下に抑制し、さらにトリミングで5%以下に調整することが望ましい。抵抗発熱体の印刷段階でばらつきを小さくした方が、トリミングによる調整がしやすいからである。

20

上記溝の幅は、 $1\sim100~\mu$ m程度が望ましい。幅が $100~\mu$ mを超えると、断線などが発生しやすくなり、一方、幅が $1~\mu$ m未満では、抵抗発熱体の抵抗値の調整が難しいからである。レーザ光のスポット径は、 $1~\mu$ m $\sim2~c$ mで調整する。

5 上記トリミングは、抵抗発熱体の抵抗値を測定し、その測定値に基づいて行う ことが望ましい。抵抗値の精度よい調整が可能になるからである。

抵抗値の測定は、図8に示すように、例えば、抵抗発熱体パターンを $1_1 \sim 1_0$ 。まで分割し、各区画について抵抗値を測定する。そして、抵抗値が低い区画についてトリミング処理を実施する。

10 トリミング処理が終わった後、再度抵抗値測定を実施し、必要があればさらに トリミングを実施してもよい。すなわち、抵抗値測定とトリミングは1回だけで はなく、2回以上実施してもよい。

トリミングは、抵抗発熱体ペーストを印刷した後焼成し、その後に実施することが望ましい。焼成により抵抗値が変動したり、ペーストがレーザ光の照射に起因して剥離することがあるからである。

また、最初に抵抗発熱体ペーストを面状 (いわゆるベタ状) に印刷し、トリミングによりパターン化してもよい。最初からパターン状に印刷しようとすると、印刷方向により厚さのばらつきが発生するが、面状に印刷する場合には均一な厚さで印刷することができるため、これをトリミングしてパターン化することにより、均一な厚さの発熱体パターンを得ることができる。

次に本発明のトリミングシステムについて説明する。

図3は、本発明のセラミックヒータの製造に用いるレーザトリミング装置の概要を示すブロック図である。

レーザトリミングを行う際には、図3に示したように、形成する抵抗発熱体の 回路を含むように、所定幅の同心円形状に導体層12mが形成されているか、または、所定パターンの抵抗発熱体が形成された円板状のセラミック基板11をテーブル13上に固定する。

このテーブル13には、モータ等(図示せず)が設けられているとともに、このモータ等は制御部17に接続されており、制御部17からの信号でモータ等を

25

駆動させることにより、テーブル13をxy方向(あるいはこれに加えて θ 方向)に自由に移動させることができるようになっている。

一方、このテーブル13の上方には、ガルバノミラー15が設けられているが、このガルバノミラー15は、モータ16により自由に回転できるようになっており、同じくテーブル13の上方に配置されたレーザ照射装置14から照射されたレーザ光22が、このガルバノミラー15に当たって、反射し、セラミック基板11を照射するように構成されている。

また、モータ16およびレーザ照射装置14は、制御部17に接続されており、制御部17からの信号でモータ16やレーザ照射装置14を駆動させることにより、ガルバノミラー15を所定の角度回転させ、セラミック基板11上のx-y 方向について、照射位置を自由に設定することができるようになっている。

このように、セラミック基板11を載置したテーブル13および/またはガルバノミラー15を動かすことにより、セラミック基板11上の任意の位置にレーザ光22を照射することができる。

また、入力部20は、記憶部18に接続されるとともに、端末としてキーボー 20 ド等(図示せず)を有しており、記憶部18やキーボード等を介して、所定の指 示等が入力されるようになっている。

さらに、このレーザトリミング装置は、演算部19を備えており、カメラ21 により認識されたセラミック基板11の位置や厚さ等のデータに基づいて、レーザ光22の照射位置、照射速度、レーザ光の強度等を制御するための演算を行い、この演算結果に基づいて制御部17からモータ16、レーザ照射装置14等に指示を出し、ガルバノミラー15を回転させるか、または、テーブル13を移動させながらレーザ光22を照射し、導体層12mの不要部分、または、抵抗発熱体パターンの電流が流れる方向に沿って概ね平行にトリミングを行う。

また、このレーザトリミング装置は、抵抗測定部を有している。抵抗測定部は、

15

20

複数のテスタピンを備えており、抵抗発熱体パターンを複数の区画に区分し、各 区画毎にテスタピンを接触させて、抵抗発熱体の抵抗値を測定し、その区画にレ ーザ光を照射し、抵抗発熱体の電流が流れる方向に沿って概ね平行にトリミング を行うのである。

5 次に、このようなレーザトリミング装置を用いたセラミックヒータの製造方法 について具体的に説明する。ここでは、本発明の要部であるレーザトリミング工 程ついて詳しく説明し、それ以外の工程については簡単に説明する。なお、これ らトリミング以外の工程については、後でより詳しく説明する。

最初に、セラミック基板の製造を行うが、まず、セラミック粉末と樹脂とからなる生成形体を作製する。この生成形体の作製方法としては、セラミック粉末と樹脂とを含む顆粒を製造した後、これを金型等に投入してプレス圧をかけることにより作製する方法と、グリーンシートを積層圧着することにより作製する方法とがあり、内部に静電電極等の他の導体層を形成するか否か等により、より適切な方法を選択する。この後、生成形体の脱脂、焼成を行うことにより、セラミック基板を製造する。

この後、セラミック基板にリフターピンを挿通するための貫通孔の形成、測温 素子を埋設するための有底孔の形成等を行う。

次に、このセラミック基板11上に、抵抗発熱体となる部分を含む広い領域に、 スクリーン印刷等により図3に示した形状の導体ペースト層を形成し、焼成する ことにより導体層12mとする。

めっき法やスパッタリング等の物理蒸着法を用いて導体層を形成してもよい。 めっきの場合には、めっきレジストを形成することにより、スパッタリング等の 場合には、選択的なエッチングを行うことにより、所定領域に導体層12mを形 成することができる。

25 また、導体層は、上述したように抵抗発熱体パターンとして形成されていても よい。

このようにして所定領域に導体層12mが形成されるか、または、所定パターンの抵抗発熱体が形成されたセラミック基板11をテーブル13の所定位置に固定する。

25

あらかじめ、トリミングデータ、抵抗発熱体パターンのデータ、トリミングデータと抵抗発熱体パターンのデータの両方等を入力部20から入力し、記憶部19に格納する。すなわち、トリミングにより形成しようとする形状のデータを記憶しておくのである。トリミングデータは、抵抗発熱体パターンの側面や表面のトリミング、厚さ方向のトリミング、梯子状のパターンのトリミング等を行う場合に使用されるデータであり、抵抗発熱体パターンデータは、面状(いわゆるベタ状)に印刷された導体層をトリミングして抵抗発熱体パターンを形成する場合に使用される。無論、これらを併用することもできる。

さらに、これらのデータに加えて、所望とする抵抗値データを入力し、記憶部 10 に格納しておいてもよい。これは抵抗測定部において、抵抗値を実測し所望とす る抵抗値にどれだけ相違があるかを演算し、これを所望とする抵抗値に補正する ためにどのようなトリミングを行うかを演算、制御データを生成させるのである。 次に、固定されたセラミック基板11をカメラ21で撮影することにより、導

15 この導体層の位置のデータ、トリミングにより形成しようとする形状のデータ、 および必要に応じて抵抗値データに基づいて、演算部19で演算が行われ、その 結果が制御データとして記憶部18に記憶される。

体層12mの形成位置や抵抗発熱体のパターンが記憶部18に記憶される。

そして、この演算結果に基づいて、制御部17から制御信号を発生させ、ガルバノミラー15のモータ16、および/または、テーブル13のモータを駆動させながら、レーザ光を照射することにより、導体層12mの不必要な部分または抵抗発熱体の抵抗を上げたい部分を、上記方法を用いてトリミングする。

図3、4に示すように、テーブル13には、セラミック基板11の側面と接触する固定用突起13bとリフターピンを挿入する貫通孔に嵌合する嵌合用突起13aとがあり、これらの突起を用いて、セラミック基板11をテーブル13a上に固定する。

その後、外部端子の接続、測温素子の設置等を経て、セラミックヒータの製造が終了する。

抵抗値の制御は、図8に示すように、抵抗発熱体パターンを2以上に区画 ($1 \sim 1_6$) して各区画毎に、抵抗値の制御を行う。

20

本発明では、図5に示すように、抵抗発熱体12の電流が流れる方向に沿って 概ね平行に溝120を形成することにより、抵抗値を制御する。

導体層等の不要部分を除去する際には、レーザ光照射により導体層等のトリミングすべき部分はトリミングするものの、その下に存在するセラミック基板には、レーザ光照射により大きな影響を与えないことが重要になる。

従って、レーザ光は、導体層等を構成する金属粒子等には良好に吸収され、一方、セラミック基板に吸収されにくいものを選定する必要がある。このようなレーザの種類としては、上記したように、例えば、YAGレーザ、炭酸ガスレーザ、エキシマレーザ、UV(紫外線)レーザ等が挙げられる。

10 これらのなかでは、YAGVーザ、エキシマ(KrF)レーザが最適である。 セラミック基板 1 1 は、レーザ光が吸収されにくい材質のものが好ましく、例 えば、窒化アルミニウム基板の場合には、炭素含有量が 5 0 0 0 p p m以下の炭 素含有量が少ないものが好ましい。また、表面の面粗度をJIS B 0 6 0 1 R a で 2 0 μ m以下にすることが望ましい。面粗度が大きい場合は、レーザ光を 切収してしまうからである。

YAGレーザとしては、日本電気社製のSL432H、SL436G、SL432GT、SL411Bなどを採用することができる。

レーザはパルス光であることが望ましい。極めて短い時間に大きなエネルギーを抵抗発熱体に照射することができ、セラミック基板に対するダメージを小さくすることができるからである。パルスは、1kHz以下が望ましい。1kHzを超えると、レーザのファーストパルスのエネルギーが高くなり、過剰にトリミングされてしまうからである。

また、加工スピードは、100mm/秒以下が望ましい。100mm/秒を超えると、周波数を高くしないかぎり、溝を形成することができないからである。

25 前述のように、周波数は1kHz以下を上限とするため、100mm/秒以下が望ましい。

さらに、抵抗発熱体を完全に断線させる場合には、レーザの出力は0.3W以上が望ましい。

図1は、上記方法によりトリミング処理された抵抗発熱体12(12a~12

15

d)を有するセラミックヒータ30を模式的に示す底面図であり、図2は、その部分拡大断面図である。

このセラミックヒータ30では、抵抗発熱体12(12a~12d)は、ウエハ加熱面11aの全体の温度が均一になるように加熱するため、セラミック基板11の底面11bに同心円形状のパターンと屈曲線形状のパターンにより形成されている。

なお、このセラミックヒータ30では、中央に近い部分に、シリコンウエハ39を運搬等するリフターピン36を挿通するための貫通孔35が形成され、さらに、測温素子を挿入するための有底孔34が形成されている。

10 また、抵抗発熱体12は、金属被覆層120により被覆、保護されており、この抵抗発熱体12の端部には、外部端子33が半田層(図示せず)等を介して接続されている。

本発明のセラミックヒータ30では、シリコンウエハ39等の被加熱物をセラミック基板11の加熱面11aに接触させた状態で載置して加熱するほか、さらに、セラミック基板に凹部や貫通孔等を形成し、この凹部等に先端が尖塔状または半球状の支持ピンを先端がセラミック基板の表面よりわずかに突出した状態で挿入、固定し、シリコンウエハ39等の被加熱物をこの支持ピンで支持することにより、セラミック基板との間に一定の間隔を保って保持してもよい。

加熱面とウエハとの距離は、5~5000μmが好ましい。

20 また、貫通孔にリフターピンを挿入し、このリフターピン36を上下させることにより、搬送機からシリコンウエハ39等の被加熱物を受け取ったり、被加熱物をセラミック基板11上に載置したり、被加熱物を支持したまま加熱したりすることができる。

本発明のセラミックヒータのように、セラミック基板の表面(底面)に抵抗発 25 熱体を設ける場合は、加熱面は抵抗発熱体形成面の反対側であることが望ましい。 セラミック基板が熱拡散の役割を果たすため、加熱面の温度均一性を向上させる ことができるからである。

本発明のセラミックヒータにおけるセラミック基板は、円板であることが望ましく、その直径は190mmを超えるものが望ましい。このような直径が大きい

ものほど加熱面での温度ばらつきが大きくなるからである。

また、本発明のセラミックヒータのセラミック基板の厚さは、25mm以下であることが望ましい。上記セラミック基板の厚さが25mmを超えると温度追従性が低下するからである。

5 また、その厚さは、1.5mmを超え5mm以下であることがより望ましい。 5mmより厚くなると、熱が伝搬しにくくなり、加熱の効率が低下する傾向が生 じ、一方、1.5mm以下であると、セラミック基板中を伝搬する熱が充分に拡 散しないため加熱面に温度ばらつきが発生することがあり、また、セラミック基 板の強度が低下して破損する場合があるからである。

10 本発明のセラミックヒータでは、基板の材料としてセラミックを使用しているが、セラミックとしては特に限定されず、例えば、窒化物セラミック、炭化物セラミック、酸化物セラミック等を挙げることができる。

セラミック基板の材料として、これらのなかでは、窒化物セラミックや炭化物 セラミックが好ましい。熱伝導特性に優れるからである。

15 上記室化物セラミックとしては、例えば、窒化アルミニウム、窒化ケイ素、窒化ホウ素、窒化チタン等が挙げられる。また、上記炭化物セラミックとしては、炭化珪素、炭化チタン、炭化硼素等が挙げられる。さらに、上記酸化物セラミックとしては、アルミナ、コージェライト、ムライト、シリカ、ベリリア等が挙げられる。これらは、単独で用いてもよく、2種以上を併用してもよい。

20 これらのなかでは、窒化アルミニウムが最も好ましい。熱伝導率が180W/m・Kと最も高いからである。

ただし、セラミック基板は、レーザ光を吸収しないように、カーボンの量を少なくする、あるいは、表面を研磨してJIS B0601 $Raで10\mu$ m以下に調整するなどの工夫が必要になる。また必要に応じて、抵抗発熱体とセラミック基板の間に耐熱性セラミック層を設けてもよい。例えば、非酸化物系セラミックの場合は、表面に酸化物セラミックを形成しておいてもよい。

セラミック基板の表面または内部に形成される抵抗発熱体は、少なくとも2以上の回路に分割されていることが望ましい。回路を分割することにより、各回路 (チャンネル)に投入する電力を制御して発熱量を変えることができ、シリコン

15

20

ウエハの加熱面の温度を調整することができるからである。なお、回路数は、1 5未満の回路数であることが望ましい。制御しやすいあからである。本発明では、 抵抗値のばらつきを小さくできりため、回路数を15未満と小さくすることがで きる。

5 抵抗発熱体のパターンとしては、例えば、同心円、渦巻き、偏心円、屈曲線などが挙げられるが、セラミック基板全体の温度を均一にすることができる点から、図1に示したような同心円状のものか、または、同心円形状と屈曲形状とを組み合わせたものが好ましい。

抵抗発熱体をセラミック基板の表面に形成する方法としては、上述した方法を用いる。すなわち、セラミック基板の所定領域に導体ペーストを塗布し、次に、
導体ペースト層を形成した後にレーザによるトリミング処理を行うか、または、
導体ペーストを焼き付けた後、レーザによるトリミング処理を行い、所定パターンの抵抗発熱体を形成する。焼成によりセラミック基板の表面で金属粒子を焼結させることができる。なお、金属の焼結は、金属粒子同士および金属粒子とセラミックとが融着していれば充分である。また、金属粒子は、ガラスフリットと呼ばれる酸化物を介してセラミック基板に密着する。トリミングは焼成後が最適である。焼成により抵抗値の変動があるため、焼成後の方が精度よく抵抗値制御ができるからである。

なお、めっき法やスパッタリング等の方法を用いて所定領域に導体層を形成し、 レーザによるトリミング処理を行ってもよい。

セラミック基板の表面に抵抗発熱体を形成する場合には、抵抗発熱体の厚さは、 $1\sim30~\mu$ mが好ましく、 $1\sim15~\mu$ mがより好ましい。また、抵抗発熱体の幅は、 $0.~5\sim20$ mmが好ましく、 $0.~5\sim5$ mmがより好ましい。

抵抗発熱体は、その幅や厚さにより抵抗値に変化を持たせることができるが、 25 上記した範囲が最も実用的である。この抵抗値(体積抵抗率)は、上述したよう に、レーザ光を用いることにより調整することができる。

抵抗発熱体は、断面形状が矩形であっても、かまぼこ形や楕円であってもよいが、偏平であることが望ましい。偏平の方が加熱面に向かって放熱しやすいため、加熱面の温度分布ができにくいからである。

10

15

20

断面のアスペクト比(抵抗発熱体の幅/抵抗発熱体の厚さ)は、10~500 0であることが望ましい。

この範囲に調整することにより、抵抗発熱体の抵抗値を大きくすることができるとともに、加熱面の温度の均一性を確保することができるからである。

抵抗発熱体の厚さを一定とした場合、アスペクト比が上記範囲より小さいと、 セラミック基板の加熱面方向への熱の伝搬量が小さくなり、抵抗発熱体のパター ンに近似した熱分布が加熱面に発生してしまい、逆にアスペクト比が大きすぎる と抵抗発熱体の中央の直上部分が高温となってしまい、結局、抵抗発熱体のパターンに近似した熱分布が加熱面に発生してしまう。従って、温度分布を考慮する と、断面のアスペクト比は、10~5000であることが好ましいのである。

上記導体ペーストとしては特に限定されないが、導電性を確保するための金属 粒子または導電性セラミックが含有されているほか、樹脂、溶剤、増粘剤などを 含むものが好ましい。

上記金属粒子としては、例えば、貴金属(金、銀、白金、パラジウム)、鉛、 タングステン、モリブデン、ニッケルなどが好ましい。これらは、単独で用いて もよく、2種以上を併用してもよい。これらの金属は、比較的酸化しにくく、発 熱するに充分な抵抗値を有するからである。

上記導電性セラミックとしては、例えば、タングステン、モリブデンの炭化物などが挙げられる。これらは、単独で用いてもよく、2種以上を併用してもよい。これら金属粒子または導電性セラミック粒子の粒径は、 $0.1\sim100\mu m$ が好ましい。 $0.1\mu m$ 未満と微細すぎると、酸化されやすく、一方、 $100\mu m$ を超えると、焼結しにくくなり、抵抗値が大きくなるだけでなく、印刷しにくくなるからである。

上記金属粒子の形状は、球状であっても、リン片状であってもよい。これらの 金属粒子を用いる場合、上記球状物と上記リン片状物との混合物であってもよい。 上記金属粒子がリン片状物、または、球状物とリン片状物との混合物の場合は、 金属粒子間の金属酸化物を保持しやすくなり、抵抗発熱体と窒化物セラミック等 との密着性を確実にし、かつ、抵抗値を大きくすることができるため有利である。 導体ペーストに使用される樹脂としては、例えば、エポキシ樹脂、フェノール

10

樹脂などが挙げられる。また、溶剤としては、例えば、イソプロピルアルコール、 ブチルカルビトール、ジエチレンエーテルモノエチルエーテルなどが挙げられる。 増粘剤としては、セルロースなどが挙げられる。

導体ペーストには、金属粒子に金属酸化物を添加し、抵抗発熱体と金属粒子および金属酸化物(ガラスフリット)とを焼結させたものとすることが望ましい。 このように、金属酸化物を金属粒子とともに焼結させることにより、セラミック 基板である窒化物セラミック等と金属粒子とをより密着させることができる。

金属酸化物を混合することにより、窒化物セラミック等との密着性が改善される理由は明確ではないが、金属粒子表面や窒化物セラミック等の表面は、わずかに酸化されて酸化膜が形成されており、この酸化膜同士が金属酸化物を介して焼結して一体化し、金属粒子と窒化物セラミック等とが密着するのではないかと考えられる。また、セラミック基板を構成するセラミックが酸化物セラミックの場合は、当然に表面が酸化物からなるので、密着性に優れた導体層が形成される。

上記金属酸化物としては、例えば、酸化鉛、酸化亜鉛、シリカ、酸化ホウ素 (B_2O_3)、アルミナ、イットリアおよびチタニアからなる群から選ばれる少なくとも1 種が好ましい。

これらの酸化物は、抵抗発熱体12の抵抗値を大きくすることなく、金属粒子 と窒化物セラミック等との密着性を改善することができるからである。

上記酸化鉛、酸化亜鉛、シリカ、酸化ホウ素 (B_2O_3) 、アルミナ、イット 20 リア、チタニアの割合は、金属酸化物の全量を100重量部とした場合、重量比で、酸化鉛が $1\sim10$ 、シリカが $1\sim30$ 、酸化ホウ素が $5\sim50$ 、酸化亜鉛が $20\sim70$ 、アルミナが $1\sim10$ 、イットリアが $1\sim50$ 、チタニアが $1\sim50$ であって、その合計が100重量部を超えない範囲で調整されていることが望ましい。

25 これらの範囲で、これらの酸化物の量を調整することにより、特に窒化物セラミック等との密着性を改善することができる。

上記金属酸化物の金属粒子に対する添加量は、0.1重量%以上10重量%未満が好ましい。また、このような構成の導体ペーストを使用して抵抗発熱体12を形成した際の面積抵抗率は、 $1m\Omega/\square\sim50m\Omega/\square$ が好ましい。

面積抵抗率が $50m\Omega/\Box$ を超えると、印加電圧量に対して発熱量は大きくなりすぎて、セラミック基板の表面に抵抗発熱体12を設けたセラミック基板11では、その発熱量を制御しにくいからである。なお、金属酸化物の添加量が10重量%以上であると、面積抵抗率が $50m\Omega/\Box$ を超えてしまい、発熱量が大きくなりすぎて温度制御が難しくなり、温度分布の均一性が低下する。

また、必要に応じて面積抵抗率を $50m\Omega/\Box\sim10\Omega/\Box$ にすることができる。面積抵抗率を大きくすると、パターンを幅を広くすることができるため、断線の問題がない。

抵抗発熱体がセラミック基板の表面に形成される場合には、抵抗発熱体の表面 10 部分に、金属被覆層が形成されていることが望ましい。内部の金属焼結体が酸化 されて抵抗値が変化するのを防止するためである。形成する金属被覆層の厚さは、 0. 1~10 μ mが好ましい。

金属被覆層を形成する際に使用される金属は、非酸化性の金属であれば特に限定されないが、具体的には、例えば、金、銀、パラジウム、白金、ニッケル等が挙げられる。これらは、単独で用いてもよく、2種以上を併用してもよい。これらのなかでは、ニッケルが好ましい。

さらに、被覆層としては、ガラスなどの無機絶縁層や耐熱性樹脂などを使用することもできる。

抵抗発熱体には、電源と接続するための端子が必要であり、この端子は、半田 20 を介して抵抗発熱体に取り付けるが、ニッケルは、半田の熱拡散を防止するから である。接続端子としては、例えば、コバール製のものが挙げられる。

次に、レーザ処理を含む本発明のセラミックヒータの製造方法について、レーザ処理工程以外の工程に関し、図10に基づいてさらに詳しく説明する。レーザ処理工程については、前に詳しく説明したので、ここでは、簡単に説明する。

25 図10(a)~(d)は、レーザ処理を含む本発明のセラミックヒータの製造 方法の一部を模式的に示す断面図である。

(1) セラミック基板の作製工程

窒化アルミニウム等のセラミックの粉末に、必要に応じて、イットリア(Y₂O₃)等の焼結助剤、バインダ等を配合してスラリーを調製した後、このスラリ

15

20

ーをスプレードライ等の方法で顆粒状にし、この顆粒を金型などに入れて加圧することにより板状などに成形し、生成形体 (グリーン) を作製する。

次に、生成形体に、必要に応じて、シリコンウェハ39等の被加熱物を運搬等するためのリフターピン36を挿入する貫通孔35となる部分や熱電対などの測温素子を埋め込むための有底孔となる部分等を形成する。

次に、この生成形体を加熱、焼成して焼結させ、セラミック製の板状体を製造する。この後、所定の形状に加工することにより、セラミック基板11を作製する(図10(a)参照)が、焼成後にそのまま使用することができる形状としてもよい。また、例えば、上下より加圧しながら加熱、焼成を行うことにより、気孔のないセラミック基板11を製造することが可能となる。加熱、焼成は、焼結温度以上であればよいが、例えば、窒化物セラミックでは、1000~2500℃である。

なお、通常は、焼成を行った後に、貫通孔35や測温素子を挿入するための有 底孔(図示せず)を設ける。貫通孔35等は、表面研磨後に、SiC粒子等を用 いたサンドブラスト等のドリル加工を行うことにより形成することができる。

(2) セラミック基板に導体ペーストを印刷する工程

導体ペーストは、一般に、金属粒子、樹脂、溶剤からなる粘度の高い流動物である。この導体ペーストをスクリーン印刷などを用い、抵抗発熱体を設けようとする領域一体に印刷を行うことにより、導体ペースト層12mを形成する(図10(b))。

抵抗発熱体のパターンは、セラミック基板全体を均一な温度にする必要があることから、図3に示すような同心円形状と屈曲形状とからなるパターンとすることが望ましいが、導体ペースト層は、これらのパターンを含むように、幅広の同心円形状、または、円形状のパターンとする。

25 (3) 導体ペーストの焼成

セラミック基板 1 1 の底面に印刷した導体ペースト層を加熱焼成して、樹脂、溶剤を除去するとともに、金属粒子を焼結させ、セラミック基板 1 1 の底面に焼き付け、所定の幅を有する導体層を形成(図 1 参照)した後、上述したレーザによるトリミング処理を行うことにより、所定パターンの抵抗発熱体 1 2 を形成す

15

る(図10(c)参照)。加熱焼成の温度は、500~1000℃が好ましい。 また、最初に同心円、渦巻き、屈曲パターンなどのパターンを形成しておき、 その一部をトリミング処理してその抵抗値を調整し、抵抗発熱体12としてもよい。

5 (4)金属被覆層の形成

抵抗発熱体12表面には、図2に示したように、金属被覆層120を設けることが望ましい。金属被覆層120は、電解めっき、無電解めっき、スパッタリング等により形成することができるが、量産性を考慮すると、無電解めっきが最適である。なお、図10には、金属被覆層120を示していない。また、金属ではなく、ガラスまたは樹脂等により被覆してもよい。

(5) 端子等の取り付け

抵抗発熱体12のパターンの端部に電源との接続のための端子(外部端子33)を半田を介して取り付ける(図10(d)参照)。また、有底孔34に熱電対を挿入し、ポリイミド等の耐熱樹脂等を用いて封止し、セラミックヒータの製造を終了する。

なお、本発明のセラミックヒータでは、セラミック基板の内部に静電電極を設けることにより静電チャックとして使用することができ、また、表面にチャップトップ導体層を設け、内部にガード電極やグランド電極を設けることによりウェハプローバとして使用することができる。

20 なお、本発明のセラミックヒータでは、セラミック基板の内部に静電電極を設けることにより静電チャックとして使用することができ、また、表面にチャップトップ導体層を設け、内部にガード電極やグランド電極を設けることによりウエハプローバとして使用することができる。

25 発明を実施するための最良の形態

以下、本発明をさらに詳細に説明する。

(実施例1) セラミックヒータの製造 (図1、2参照)

(1) 窒化アルミニウム粉末 (平均粒径: 0. 6 μm) 100重量部、イット リア (平均粒径: 0. 4 μm) 4重量部、アクリルバインダ12重量部およびア

25

ルコールからなる組成物のスプレードライを行い、顆粒状の粉末を作製した。

- (2) 次に、この顆粒状の粉末を金型に入れ、平板状に成形して生成形体 (グリーン) を得た。
- (3) 次に、この生成形体を1800℃、圧力:20MPaでホットプレスし、5 厚さがほぼ3mmの窒化アルミニウム板状体を得た。

次に、この板状体から直径210mmの円板体を切り出し、セラミック製の板状体(セラミック基板11)とした。このセラミック基板にドリル加工を施し、シリコンウエハのリフターピン36を挿入する貫通孔35、熱電対を埋め込むための有底孔34(直径:1.1mm、深さ:2mm)を形成した。

10 (4) 上記(3) で得たセラミック基板 1 1 に、スクリーン印刷にて導体ペースト層を形成した。印刷パターンは、図 1 に示したようなパターンであった。

上記導体ペーストとして、Ag48重量%、Pt21重量%、 $SiO_21.0$ 重量%、 $B_2O_31.2$ 重量%、ZnO4.1重量%、PbO3.4重量%、酢酸エチル3.4重量%、ブチルカルビトール17.9重量%からなる組成のものを使用した。

この導体ペーストは、Ag-Ptペーストであり、銀粒子は、平均粒径が $4.5\mu m$ で、リン片状のものであった。また、Pt粒子は、平均粒子径 $0.5\mu m$ の球状であった。

(5) さらに、発熱体パターンの導体ペースト層を形成した後、セラミック基 20 板11を850℃で加熱、焼成して、導体ペースト中のAg、Ptを焼結させる とともにセラミック基板11に焼き付けた。

抵抗発熱体のパターンは、図1に示したように、12a~12gの7チャンネルである。外周の4つのチャンネル(抵抗発熱体12a~12d)のトリミング前の抵抗値と各チャンネル内のばらつきを表1に記載する。なお、チャンネルとは、制御を行う際に、同一の電圧を印加して一の制御を行う回路をいうが、本実施例では、連続体として形成された各抵抗発熱体(12a~12g)を示す。

各チャンネル(抵抗発熱体 $12a\sim12d$)内の抵抗ばらつきは、チャンネル内をさらに 20分割して、分割した範囲内の両端で抵抗を測定し、その平均を平均分割抵抗値(表 1では、平均値)とし、さらに、チャンネル内の最高抵抗値と

10

15

20

最低抵抗値との差と平均分割抵抗値とから、ばらつきを計算した。また、各チャンネル(抵抗発熱体12a~12d)内の抵抗値は、分割して測定した全抵抗値の総和である。

(6) 次に、トリミング用の装置として、波長が1060nmのYAGレーザ (日本電気製 S143AL 出力5W、パルス周波数 0.1~40kHz) を用いた。この装置は、X-Yステージ、ガルバノミラー、CCDカメラ、Nd:YAGレーザを備え、また、ステージとガルバノミラーを制御するコントローラを内蔵し、コントローラは、コンピュータ(日本電気製 FC-9821)に接続されている。コンピュータは、演算部と記憶部を兼ねるCPUを有している。また、記憶部と入力部を兼ねるハードディスクと3.5インチFDドライブを有している。

このコンピュータにFDドライブから発熱体パターンデータを入力し、さらに、導体層の位置を読み取って(読み取りは、導体層の特定箇所またはセラミック基板に形成されたマーカを基準にする)、必要な制御データを演算し、発熱体パターンを電流が流れる方向に概ね平行に照射し、その部分の導体層を除去し、セラミック基板に到達するまでの幅 $5.0~\mu$ m の溝を形成した。

抵抗発熱体は、厚さが 10μ m、幅2.4mmであった。レーザは、1kHzの周波数で、0.4Wの出力、バイトサイズは 10μ m、加工スピードは10mm/秒であった。トリミング後の、外周の4つのチャンネルの抵抗値と各チャンネル内のばらつきを表2に記載する。チャンネル内の抵抗ばらつきは、チャンネル内をさらに20分割して、分割した範囲内の両端で抵抗を測定し、その平均を平均分割抵抗値とし、さらに、チャンネル内の最高抵抗値と最低抵抗値との差と平均分割抵抗値とから、ばらつきを計算した。また、チャンネル内の抵抗値は、分割して測定した全抵抗値の総和である。

- 25 図 9 は、抵抗発熱体の溝部を含む断面の形状(位置と高さ)を示すグラフである。図 9 に示したデータより明らかなように、トリミングを行うことにより形成された溝は、セラミック基板まで達している。なお、断面形状の測定は、キーエンス社製のレーザ変位計により行った。
 - (8) 次に、電源との接続を確保するための外部端子33を取り付ける部分に、

Ni めっきした後、スクリーン印刷により、銀一鉛半田ペースト (田中貴金属社製) を印刷して半田層を形成した。

次いで、半田層の上にコバール製の外部端子33を載置して、420℃で加熱 リフローし、外部端子33を抵抗発熱体12の表面に取り付けた。

5 (9) 温度制御のための熱電対をポリイミドで封止し、セラミックヒータ 1 O を得た。

(実施例2)

セラミック基板を以下のように製造したほかは、実施例1と同様にしてセラミックヒータを製造した。

- - (2) 次に、この顆粒状の粉末を金型に入れ、平板状に成形して生成形体 (グリーン) を得た。
- 15 (3) 次に、この生成形体を1890 \mathbb{C} 、圧力:20 MP a でホットプレスし、厚さがほぼ3 mmのS i C 板状体を得た。さらに、表面を#800 のダイヤモンド砥石で研磨し、ダイヤモンドペーストでポリシングしてR a=0. 008 μ m とした。さらに表面にガラスペースト(昭栄化学工業製 G-5177)を塗布し、600 \mathbb{C} に昇温し、厚さ 2μ mのS i O_2 層を形成した。
- 20 次に、この板状体から直径 2 1 0 mmの円板体を切り出し、セラミック製の板状体(セラミック基板 1 1)とした。このセラミック基板にドリル加工を施し、シリコンウエハのリフターピン 3 6 を挿入する貫通孔 3 5、熱電対を埋め込むための有底孔 3 4 (直径: 1. 1 mm、深さ: 2 mm)を形成した。

(比較例1)

25 実施例1と同様であるが、トリミングを抵抗発熱体の電流が流れる方向に垂直 に複数回実施した。

表1

トリミング前の各抵抗発熱体の抵抗値のばらつき

0 2 \mathcal{S} 2 2 $^{\circ}$ バラッキ(%) D 4 വ ഹ 2 2 抵抗発熱体1 Ť 开办衙 (Ω) φ <u>~</u> ~ 4 Ť ¥ S വ Ŋ がジャ 2 C 0. ₹. 0 <u>~</u> 抵抗発熱体1 ∞ 状态 (Ω) 0 S 4 4 4 4 വ \mathbf{c} വ バラジキ(多) 抵抗発熱体12b 0 0 0 ∞ ∞ 状态 (Ω) 9 S 7 က က S S വ バラッキ(%) ದ 0. 9 0 0 0 抵抗発熱体1 状态 (Ω) വ 0 က 4 4 വ S വ 实施例2 比較例1 実施例

表 2

トリミング後の各抵抗発熱体の抵抗値のばらつき

വ 0 **N** 80 0 Ó がジャ Q \mathbf{c} 0 抵抗発熱体12 2 0 || | (2) 7.8 0 0 ∞ ∞ S 2 \mathbf{c} メジジャ(%) ပ 0 0 抵抗発熱体12 ~ ₩ (2) 0 ∞ ∞ ∞ വ S വ べじべき (%) 抵抗発熱体125 0 0 <u>.</u> က 状め値 (の) ∞ ∞ ∞ Ŕ S べらぶん (多) ದ 2 0 0 抵抗発熱体12 4 4 0 北如河(32) 8 0 0 ∞ ∞ S വ വ 実施例2 実施例 比較例

また、上記工程を経て得られたセラミックヒータについて、以下の指標で評価 した。

この際、実施例1~2、比較例1で製造したヒータに、温調器 (オムロン社製 E5ZE) を取付け、下記の性能評価を実施した。

5 (1)加熱面内の温度分布の均一性

17ポイント測温素子つきのシリコンウエハを使用して、面内温度の分布を測 定した。温度分布は、200℃設定での最高温度と最低温度の差で示す。

(2) 過渡時の面内温度均一性

室温~130℃まで昇温した時の面内温度の分布を測定した。温度分布は、最 10 高温度と最低温度の差で示す。

(3) オーバーシュート量

200℃まで昇温して、定常温度になる前に200℃から最高どれだけ上昇するかを測定した。

(4) リカバリー時間

15 1 4 0 ℃設定温度で、2 5 ℃のシリコンウエハを載置した場合に、1 4 0 ℃まで回復する時間 (リカバリー時間) を測定した。

結果を表3、4に示す。

表 3

	面内温度分布 (℃)	過渡時の面内温度分布 (°C)
実施例1	0. 3	3. 1
実施例2	0. 3	5. 0
比較例1	1. 0	8. 0

表 4

5

	オーバーシュート量 (°C)	リかり- 時間 (秒)		
実施例1	0.3	2 5		
実施例2	0.3	2 5		
比較例1	2. 0	3 5		

表1~2に示した結果より明らかなように、トリミング後の抵抗発熱体12a~12dの抵抗値のばらつきは、実施例1、2では、チャンネル内でも約5%以下(最も精度の高いもので1%)、面内でのばらつきは0.5%以下と良好であった。しかも、抵抗発熱体が溶融するものもない。

これに対して比較例1では、チャンネル内でも7%以上で、抵抗発熱体が溶融 してしまうことが判った。

また、表3~4に示した結果より明らかなように、実施例1、2では、トリミング後のチャンネル内の抵抗ばらつきおよびチャンネル間の抵抗ばらつきもないため、定常時および過渡時の面内温度均一性に優れる。また、抵抗値が均一であるため、温度制御しやすく、オーバーシュート温度も低く、リカバリー時間も短い。

これに対して、比較例1では、チャンネル内の抵抗ばらつきを小さくすること 15 ができないため、定常時および過渡時の面内温度均一性に劣る。また、温度制御 性に劣り、オーバーシュート温度も高く、リカバリー時間も長い。

また、比較例1では、7チャンネルでは制御できてない。チャンネル数を増やして、投入電力を可変して制御する必要がある。

さらに、比較例1では、抵抗値の局所的な上昇で過剰発熱して抵抗発熱体が溶 20 融して断線する事例も見られた。

産業上利用の可能性

以上説明したように、本発明によれば、抵抗発熱体に抵抗値のばらつきがほと

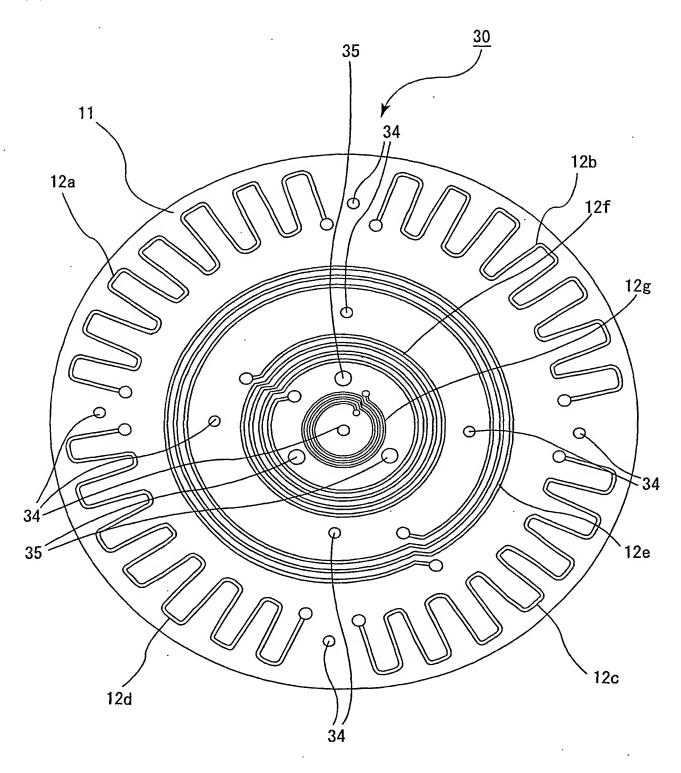
WO 02/07196 PCT/JP01/06288

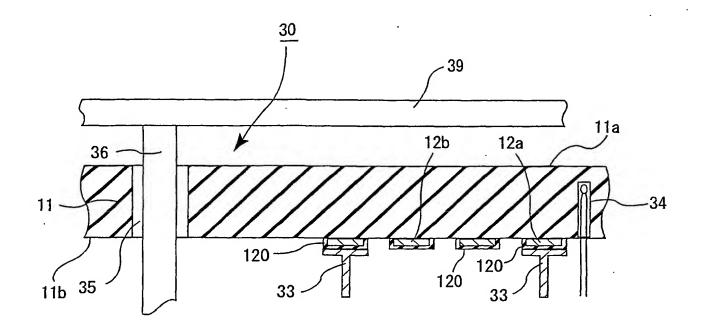
27

んどないため、加熱面の温度均一性に優れたセラミックヒータが得られる。また、 抵抗発熱体が加熱溶融することもない。さらに、チャンネル数を減らすことがで き、過渡時面内温度均一性を向上させることができ、また、リカバリー時間も短 くすることができる。

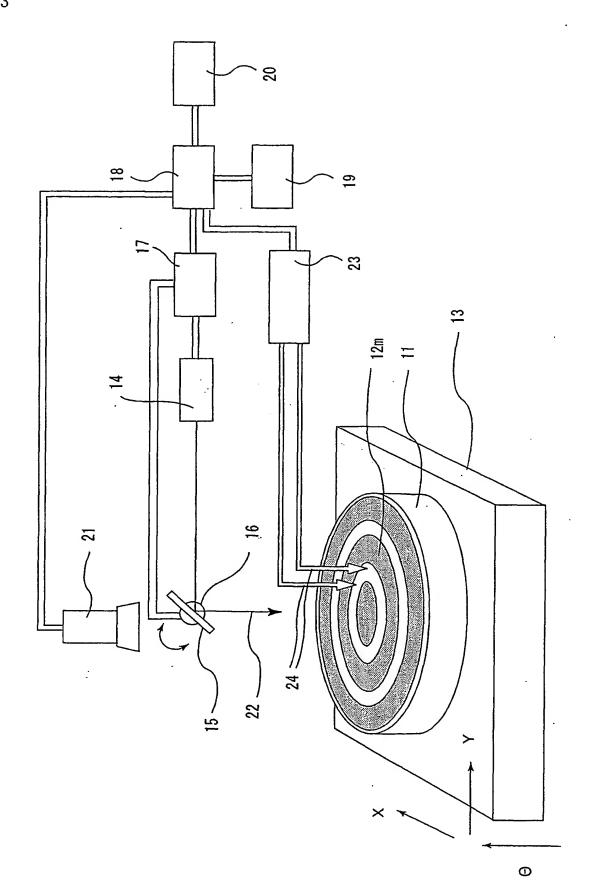
請求の範囲

- 1. セラミック基板上に抵抗発熱体を形成した半導体製造・検査装置用セラミックヒータであって、抵抗発熱体の電流が流れる方向に沿って溝が形成されてなることを特徴とする半導体製造・検査装置用セラミックヒータ。
 - 2. 前記溝は、抵抗発熱体厚さの20%以上の深さを持つ請求項1に記載の半導体製造・検査装置用セラミックヒータ。
- 10 3. 前記抵抗発熱体の平均抵抗値に対する抵抗値のばらつきは、5%以下である請求項1または2に記載の半導体製造・検査装置用セラミックヒータ。

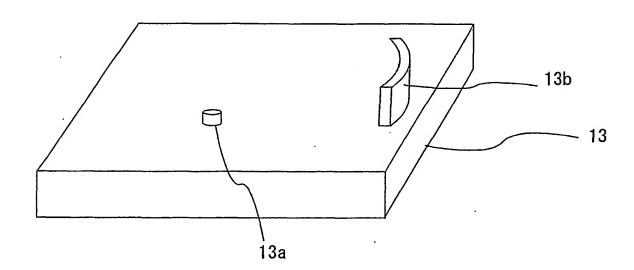




THIS PAGE BLANK (1199710)

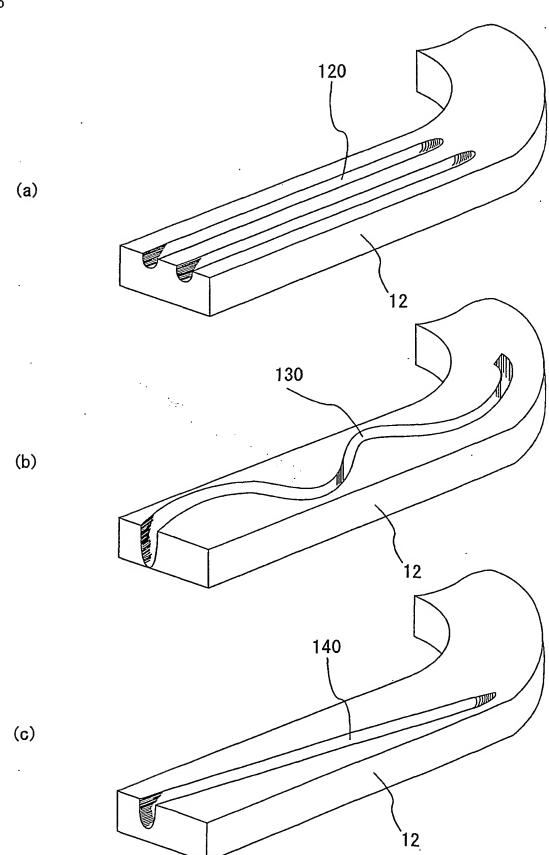


4/8

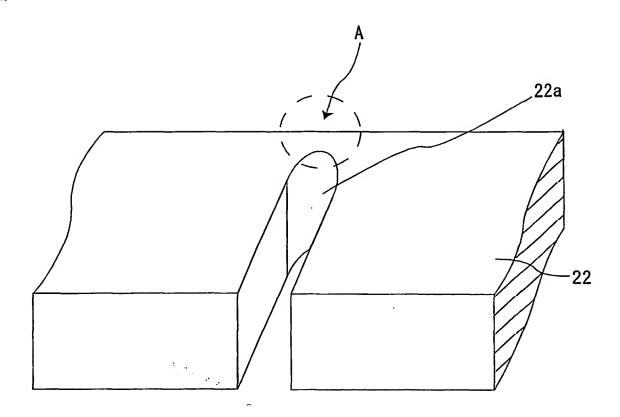


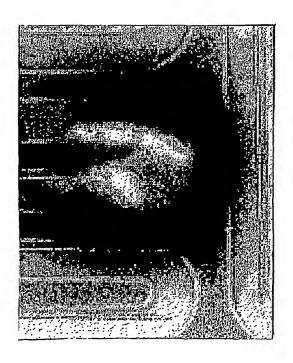


5/8 図5



6/8

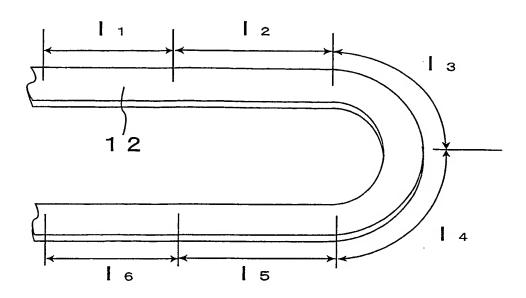


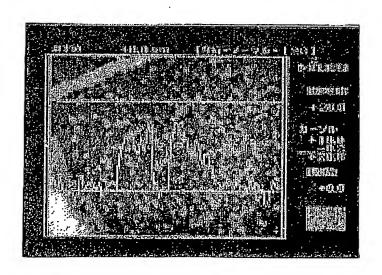


差替え用紙 (規則26)

7/8

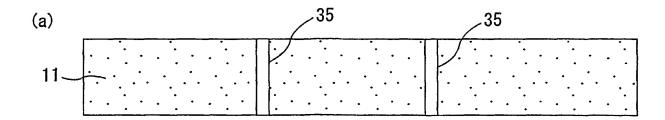
図8

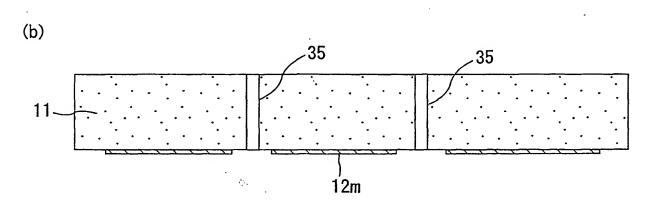


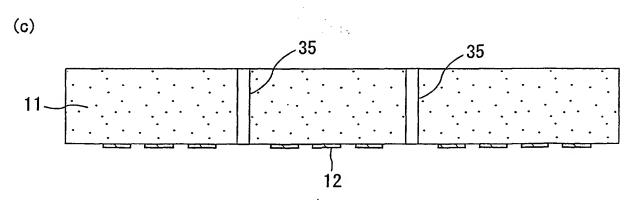


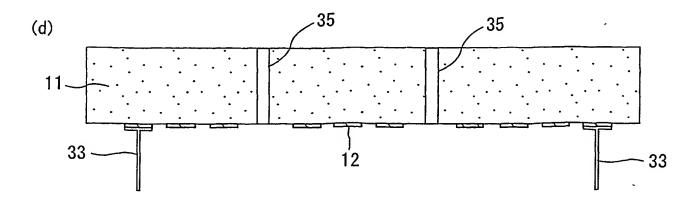
差 替 え 用 紙 (規則26)

8/8









PCT/JP01/06288

			<u> </u>		
A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H01L21/02, H01L21/68, H05B3/20					
According to	According to International Patent Classification (IPC) or to both national classification and IPC				
	S SEARCHED				
Minimum d	ocumentation searched (classification system followed Cl ⁷ H01L21/02, H01L21/68, H05F	by classification symbols) 33/20			
Jits Koka	tion searched other than minimum documentation to the tuyo Shinan Koho 1922-1996 ii Jitsuyo Shinan Koho 1971-2001	Toroku Jitsuyo Shinan K Jitsuyo Shinan Toroku K	oho 1994-2001 oho 1996-2001		
Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sea	rch terms used)		
·					
C. DOCU	MENTS CONSIDERED TO BE RELEVANT				
Category*	Citation of document, with indication, where ap		Relevant to claim No.		
Y	JP 9-40481 A (Shin-Etsu Chemical 10 February, 1997 (10.02.97), Full text; Fig. 1 (Family: no		1-3		
Y	JP 40-701 B (Dai 1 Reesu K.K.) 11 January, 1965 (11.01.65), Full text; Figs. 1 to 2 (Fami	1-3			
A	A JP 8-315968 A (Matsushita Electric Ind. Co., Ltd.), 29 November, 1996 (29.11.96), Full text; Figs. 1 to 6 (Family: none)				
Α	A JP 5-258843 A (Toshiba Lighting & Technology Corporation), 08 October, 1993 (08.10.93), Full text; Figs. 1 to 7 (Family: none)				
<u> </u>	r documents are listed in the continuation of Box C.	See patent family annex.			
"A" docume	categories of cited documents: ent defining the general state of the art which is not	"T" later document published after the inte priority date and not in conflict with the	e application but cited to		
considered to be of particular relevance "E" considered to be of particular relevance "and considered to be of partic			claimed invention cannot be		
	ent which may throw doubts on priority claim(s) or which is establish the publication date of another citation or other	step when the document is taken alone document of particular relevance; the			
special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other considered to involve an inventive combined with one or more other			when the document is documents, such		
means combination being obvious to a person skilled in the art "P" document published prior to the international filing date but later than the priority date claimed comment member of the same patent family					
24 C	Date of the actual completion of the international search 24 October, 2001 (24.10.01) Date of mailing of the international search report 06 November, 2001 (06.11.01)				
	Name and mailing address of the ISA/ Japanese Patent Office Authorized officer				
Facsimile No.		Telephone No.			



A.	発明の属する分野の分類	(国際特許分類	(I	\mathbf{P}	C))
----	-------------	---------	-----	--------------	----	---

Int. Cl7

H01L21/02, H01L21/68, H05B3/20

調査を行った分野・

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H01L21/02, H01L21/68, H05B3/20

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2001年

日本国登録実用新案公報 1994-2001年

日本国実用新案登録公報

1996-2001年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

lc. 関連すると認められる文献

7.4.4		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 9-40481 A (信越化学工業株式会社) 10.2月.1997 (10.02.97) 全文,図1 (ファミリーなし)	1-3
Y	JP 40-701 B (第1レース株式会社) 11.1月.1965 (11.01.65) 全文,図1-2 (ファミリーなし)	1-3
1	·	

区欄の続きにも文献が列挙されている。

□ パテントファミリーに関する別紙を参照。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献 (理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日 24.10.01	国際調査報告の発送日 05.11.01
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP) 郵便番号100-8915	特許庁審査官(権限のある職員) 小野田 誠 (印) 4M 8427
東京都千代田区霞が関三丁目4番3号	電話番号 03-3581-1101 内線 3462



国際出版番号 PCT/JP01/06288

C (続き). 引用文献の	関連すると認められる文献・		posts y =
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、	その関連する箇所の表示	関連する請求の範囲の番号
A	JP 8-315968 A(松下電器産業29.11月.1996(29.11.9 全文,図1-6(ファミリーなし)	株式会社)	1 – 3
A	JP 5-258843 A (東芝ライテッ8.10月.1993 (08.10.93 全文,図1-7 (ファミリーなし)	ク株式会社))	1-3
		•	
	· · · · · · · · · · · · · · · · · · ·		
	·		:
		·	
·			•
	,		
		•	
			·